

NAM SWTBUG
* VERSION 1.00

OPT PAG

*REPLACEMENT FOR MIKBUG ROM
*FOR SWTPC 6800 COMPUTER SYSTEM
*COPYRIGHT 1977
*SOUTHWEST TECHNICAL PROD. CORP.
*AUGUST, 1977

I/OORNMI IN680SM OENCTORAGEROD.T 1977 LDX* (0 DRESSRIGHT 1977)Tj E -3 6E -3.409 ***** 0J

* ****JUUSTPCP TGRAECKSUUTER SYSTEM

*ASCIIREGARENDIR INESUUTER SYSTEM


```
*INITIALIZE AS ACIA
E119 86 03      LDA A  #3      ACIA MASTER RESET
E11B A7 00      STA A  0,X
E11D 86 11      LDA A  #$11
E11F A7 00      STA A  0,X
E121 20 2F      BRA    CONTRL
```

```
*ENTER FROM SOFTWARE INTERRUPT
```


E218	57		ASR	B	
E219	57		ASR	B	
E21A	24	FA	BCC	ACIOU1	ACIA NOT READY
E21C	A7	01	STA	A 1,X	OUTPUT CHARACTER
E21E	33	RES	PUL	B	RESTORE ACC B
E21F	FE	A0 10	LDX	XTEMP	
E222	39		RTS		
*PIA INPUT ROUTINE					
E223	A6	00	IN1	LDA A 0,X	LOOK FOR START BIT
E225	2B	FC		BMI IN1	
E227	8D	3A		BSR DDL	DELAY HALF BIT TIME
E229	C6	04		LDA B #4	SET DEL FOR FULL BIT TIME
E22B	E7	02		STA B 2,X	
E22D	58			ASL B	SET UP CNTR WITH 8
E22E	8D	2A	IN3	BSR DEL	WAIT ONE CHAR TIME
E230	0D			SEC	
E231	69	00		ROL 0,X	
E233	46			ROR A	
E234	5A			DEC B	
E235	26	F7		BNE IN3	
E237	8D	21		BSR DEL	WAIT FOR STOP BIT

507208D 10

BSR

PIAINI

ISCTASSEMBLERA P204 8D 07E26B 16

BSR

PIAEB

*CLRAR SCREEN FOR CT-1024 TYPE TERMINALS

E2CC	CE	E0	09	CLEAR	LDX	#CURSOR	
E2CF	BD	E0	7E		JSR	PDATA1	
E2D2	8D	F1			BSR	DELAY1	DELAY
E2D4	BD	E3	47	RD0FF1	JSR	RD0FF	
E2D7	20	58			BRA	C4	

*BREAKPOINT ENTERING ROUTINE

E2D9	CE	E1	23	BREAK	LDX	#SF0	
E2DC	BC	A0	12		CPX	SWI JMP	BREAKPOINTS ALREADY IN USE?
E2DF	27	1A			BEQ	INUSE	
E2E1	08				INX		
E2E2	8D	32		BREAK0	BSR	ST01	
E2E4	BD	E0	47		JSR	BADDR	
E2E7	FF	A0	14		STX	BKPT	
E2EA	A6	00			LDA A	0,X	
E2EC	B7	A0	16		STA A	BKLST	
E2EF	86	3F			LDA A	#\$3F	
E2F1	A7	00			STA A	0,X	

```
E339 C6 20          LDA B  #$20      STROBE CHAR
E33B 8D 1A          BSR   STROBE
E33D BD E1 D9       JSR   ISACIA     CHECK TO SEE IF PIA
E340 27 04          BEQ   RTNN
E342 86 3C          LDA A  #$3C      DISABLE PIA ECHO IF PIA
E344 A7 03          STA A  3,X
E346 39            RTNN    RTS

E347 86 13          RDOFF LDA A  #$13  TURN READER OFF
E349 C6 10          LDA B  #$10
E34B 20 0A          BRA   STROBE

E34D 86 12          PNCHON LDA A  #$12
E34F C6 04          LDA B  #4
E351 20 04          BRA   STROBE

E353 86 14          PNCHOF LDA A  #$14
E355 C6 08          LDA B  #$8

          *PIA STROBING ROUTINE FOR PUNCH/READ ON/OFF
E35H0F LDA A  #$14

A5P5A C02          *PIA STROBIA B 2ROBE
```


SYMBOL TABLE:

ACIAIN	E1FF	ACIOU1	E216	ACIOUT	E212	AL1	E101	AL2	E117
AL3	E0D5	AL4	E0E5	ANOTH	E09B	BADDR	E047	BEGA	A002
BILD	E1F3	BKLST	A016	BKPT	A014	BREAK	E2D9	BREAK0	E2E2
BYTE	E055	BYTE1	E057	BYTECT	A047	C1	E085	C3	E0FC
C4	E331	CHA51	E08A	CHANGE	E088	CKSM	A00F	CLEAR	E2CC
CONTR1	E16B	CONTRL	E152	CTLPOR	8004	CURSOR	E009	DDL	E263
DDL1	E265	DE	E25E	DEL	E25A	DELAY	E2C2	DELAY1	E2C5
DISK	E28F	DUM	E2C9	EIA5	E1A5	ENDA	A004	E0E3	E0E3
GETPT1	E1D6	GOTO	E1D0	IN1	E223	IN1HG	E0BE	IN3	E22E
INCH	E078	INCH8	E1F6	INCR1	E1E6	INEEE	E1AC	INEEE1	E1EE
INHEX	E0AA	INHEX1	E0AC	INUSE	E2FB	IOUT	E240	IOUT2	E251
IRQ	A000	IRQV	E000	ISACIA	E1D9	JUMP	E005	LOAD	E00C
LOAD11	E02B	LOAD15	E03B	LOAD19	E040	LOAD21	E044	LOAD3	E00F
LOOK	E173	LOOP1	E298	LOOP2	E2A9	LOOP3	E2B3	MCL	E19D
MCLOFF	E19C	MTAPE1	E193	NMI	A006	NMIV	E1A7	NOOPT	E283